



課程概述 Course Description

課程代碼 Course Code	中文課程名稱 Course Name(Chinese)	英文課程名稱 Course Name(Chinese)	總學分數 Credits	總時數 Hours	冊別 Hours
03205	超大型積體電路技術	VLSI Techniques	3	3	1
中文概述 Chinese Description	(A) 部分：1.基本 CMOS 邏輯閘設計，2.CMOS 基本邏輯閘時序模擬，3.CMOS 基本邏輯閘佈局，4.數位電路功能分析與模擬，5.階層式的電路組成，6.中小型電路設計，7.VHDL 系統，(B) 部分：1.認識 Cadence 系統， 2.圖形編輯設備的操作練習，3.零件庫介紹，4.設計電路之輸入編輯，5.電路模擬實習，6.數位電路的晶片設計，7.晶片製造專題。				
英文概述 English Description	(A) 1.Basic CMOS logic design 2.CMOS logic gate simulation 3.CMOS logic gate placement 4.Analysis and simulation of digital circuit 5.Hierachy circuit 6.VHDL system (B) 1.Introduction to c cadence system 2.Graphic editor practice 3.module 4.Input editor 5.Circuit simulation practice 6.Special projects				