



課程概述 Course Description

課程代碼 Course Code	中文課程名稱 Course Name(Chinese)	英文課程名稱 Course Name(Chinese)	總學分數 Credits	總時數 Hours	冊別 Hours
03296	硬體描述語言設計與 應用	Special Topics in HDL	3	3	1
中文概述 Chinese Description	本課程住主要討論如何以硬體描述語言以進行數位電路設計。較為廣用的硬體描述語言包括 VHDL 與 Verilog。本課程將同時以兩種語言進行系統的開發。課程主要以 Altera 的 Max Plus II 為開發與模擬環境，以進行實際系統的開發與模擬。				
英文概述 English Description	This course discusses the development of digital circuit design using VHDL or Verilog. Both languages are used in this course to design digital systems. The Max Plus II developed by Altera is used in this course in order to implement and simulate the ideas.				